

取扱説明書

ファースト・トランジェント・ノイズ・シミュレータ

MODEL FNS-100AX

第4.01版

1993年

AEH00022-001-3B

株式会社 ノイズ研究所

は　じ　め　に

このたびはファースト・トランジェント・ノイズシミュレータ FNS-100AX をお買上げいただき、誠にありがとうございます。

FNS-100AXをお使いになる前に本書をよく読んでいただき、十分ご活用くださるようお願い申し上げます。

目 次

1. 特徴：本試験機でできること	1 頁
2. 標準添付品	2 頁
3. 本体各部の名称と機能	4 頁
4. 操作方法	8 頁
5. 接続・試験方法	9 頁
6. 性能	12 頁
7. 不具合に対する保証	14 頁
.....	
ファースト・トランジェント/バースト試験について	4 / 4 頁

1.特徴：本試験機でできること

本試験機は、IEC（国際電気標準会議）Pub. 801-4（電氣的ファースト・トランジェット／バースト電圧）に対応した試験機です。

1. IECモードによりIEC規格のイミニティレベルに応じたインパルス電圧・繰り返し周波数の試験が容易にできます。
2. バリアブルモードによりIEC規格のイミニティレベル以外の電圧・繰り返し周波数の試験が容易にできます。
3. ライン同期モードにより供試体の電圧周期に同期した試験ができます。
4. プログラムモードにより電圧・繰り返し周波数等を色々組み合わせた試験ができます。
5. パルス繰り返し周期波数10 KHzの試験ができます。

本試験機は、卓上型としてまた、別売りのラック取付金具を取り付けることによりラックに組み込んで使用することができます。

■ IECモード (IEC SEVERITY LEVEL TESTING) (PRIMARY MENU で MANUAL MODE を選択)

メニュー形式で電源線・入出力信号線、データと制御線に対する厳しさレベル、パルス極性、および重畳相の選択と試験時間の設定ができます。

■ バリアブルモード (VARIABLE MODE TESTING) (PRIMARY MENU で MANUAL MODE を選択)

IECモード以外任意の試験条件の試験ができます。

■ ライン同期モード (LINE SYNCHRONIZED MODE TEST) (PRIMARY MENU で MANUAL MODE を選択)

供試体の駆動電源に同期(0~360° 可変)したバーストを重畳する試験ができます。

■ プログラムモード (PROGRAM MODE) (PRIMARY MENU で PROGRAM MODE を選択)

試験条件を任意に組み合わせた試験ができます。

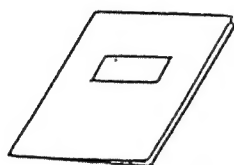
テストユニットとして、最大100通りの試験電圧および繰り返し周波数等の組合せができます。テストケースとして、テストユニットを最大36通りの組合せで100通りできます。

2. 標準添付品

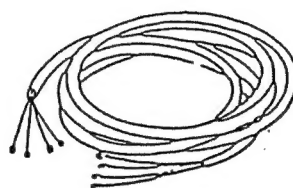
FNS-100AXの標準添付品を紹介します。

- 取扱説明書 図2-1-A
本書のことです。
- ラインケーブル (1本) 図2-1-B
本体背面のライン入力端子に接続して供試体に電源を供給するケーブルです。
- 出力端子 (赤, 4個・黒, 1個) 図2-1-C
本体前面のライン出力コネクタに接続して供試体に電源を供給するための端子です。
- 同軸ケーブル 1m (1本) 図2-1-D
カップリングクランプにバーストを印加するケーブルです。
(カップリング・クランプセットに添付しています。)
- 高圧コネクタ (1個) 図2-1-E
- トリガー用同軸ケーブル 1m (1本) 図2-1-F
外部トリガー入力用ケーブル (BNCコネクタ) です。
- 予備ヒューズ (2個) 図2-1-G
3Aの予備ヒューズです。
- カップリング・クランプセット (1セット) 図2-1-H
カップリング・クランプとアクリルカバーです。
- 添付品収納バッグ (1個) 図2-1-I
標準添付品を収納する添付品収納バッグです。
- 電源ケーブル (1本) 図2-1-J
本機駆動用電源ケーブルです。
- リモートコントロール (1個) 図2-1-K
各試験設定等ができるリモートコントロールです。
- メモリーカード (1枚) 図2-1-L
本機動作プログラム及び試験条件を記憶するカードです。

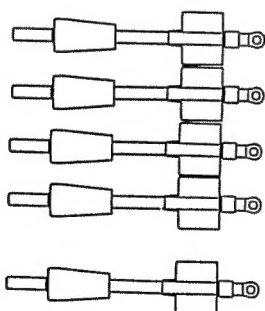
図 2-1 標準添付品



A : 取扱説明書



B : ラインケーブル



C : 出力端子 (赤 4個・黒 1個)



D : 同軸ケーブル



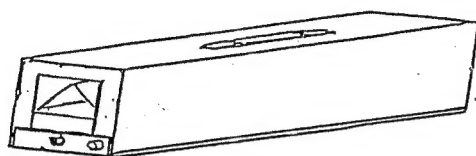
E : 高圧コネクタ



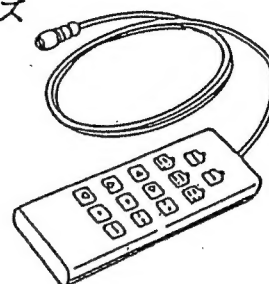
F : トリガー用同軸ケーブル



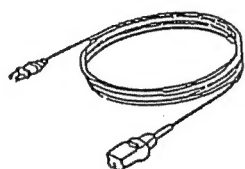
G : 予備ヒューズ



H : カップリングクランプ



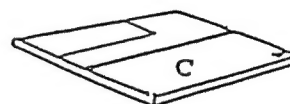
K : リモートコントロール



J : 電源ケーブル



I : 添付品収納バック



L : メモリーカード

3. 本体各部の名称と機能

本ユニットの正面には、表示装置を中心にした操作部と供試体に接続する出力部があります。
背面には、外部インタフェースコネクタ、供試体用電源入力端子等があります。

■ FNS-100AX正面（図3-1）

① 電源スイッチ

本試験機の駆動用電源のスイッチです。スイッチを右側に押し込んだ状態で電源が入り、ランプ⑥が点灯します。

② ロータリーノブ

CRT画面上の設定を変えるためのものです。

③ カーソルスイッチ

CRT画面上のカーソルを移動するためのキーです。

④ スタートスイッチ

試験を開始するスイッチです。

⑤ ストップスイッチ

試験を停止または、中止するスイッチです。

⑥ 電源ランプ

本試験機が駆動することを示すランプです。

⑦ LCD画面

試験の設定等を表示する画面です。

⑧ リモコン端子

標準添付品のリモコンを接続する端子です。

⑨ メモリーカード用スロット

メモリーカードを挿入するカードです。

⑩ ファクションキー

LCD画面下部に表示する機能を実行するためのスイッチです。

⑪ ブライトボリューム

LCD⑦の明るさ調整用のボリュームです。左に回すとLCDの画面が明るくなります。

⑫ 出力コネクタ

供試体にインパルス電圧の重畳された電力を供給する出力コネクタです。

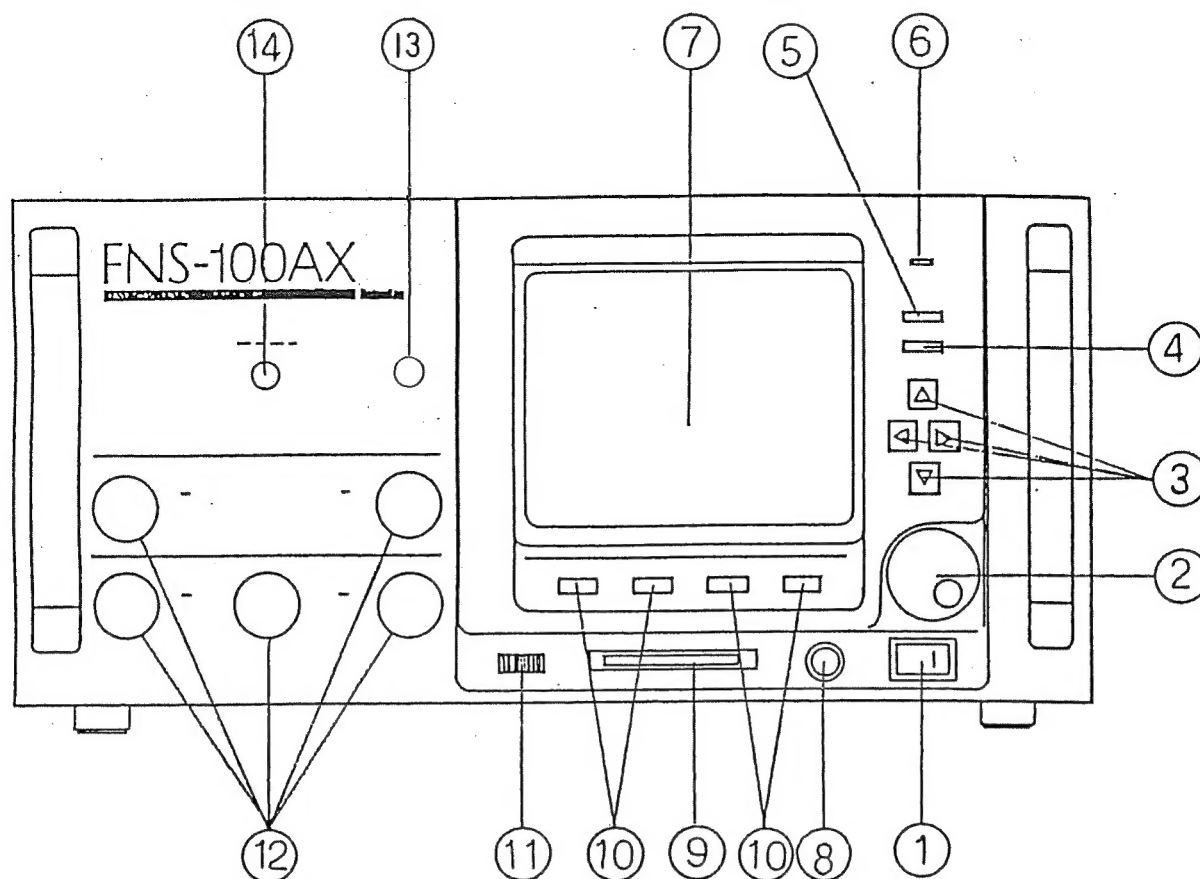
⑬ トリガー入力コネクタ

外部からのトリガーを入力するBNCコネクタです。

⑭ パルスアウトコネクタ

カップリングクランプへのファースト・トランジェント／バースト信号および波形観測用の信号出力コネクタです。

図 3 - 1 FNS-100AX 正面図



■ FNS-100AX背面(図3-2)

① RS-232C (ソフトウェアオプション)

RS-232C用コネクタです。

② EVENT

機能拡張用のコネクタです。

③ EXT. I/O

機能拡張用のコネクタです。

④ VIDEO (ビデオコネクタ)

LCD画面と同じ映像のビデオ信号の出力端子です。

⑤ GP-IB (オプション)

GP-IB用のコネクタです。

⑥ AC IN (駆動用電源コネクタ)

本試験機の駆動用電源のコネクタです。標準添付されている電源コードを接続します。

⑦ FUSE (ヒューズ)

本試験機の駆動用電源のヒューズです。予備に2本が標準添付されています。

⑧ FG

フレームグラウンドの端子です。

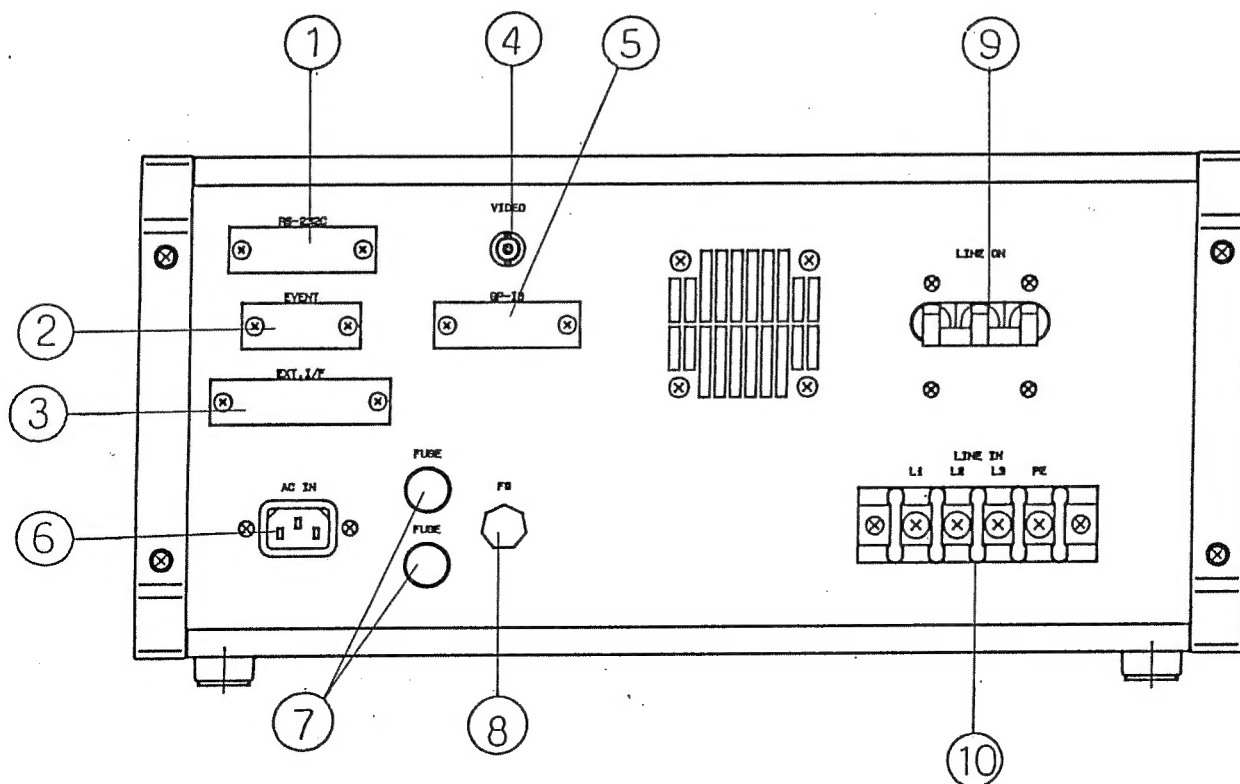
⑨ LINE ON (ラインブレーカ)

供試体に供給する電源の30A保護用ブレーカーです。

⑩ LINE ON (ライン入力端子)

供試体に供給する電源を接続するコネクタです。標準添付のラインケーブルを接続します。

图 3-2 FNS-100AX 背面图



4. 操作方法

本試験機による試験は、操作上の注意事項を守って実施してください。

本試験機はメニュー形式で選択して試験を実施します。メニューの操作方法是別冊の操作手引き編を参照して下さい。

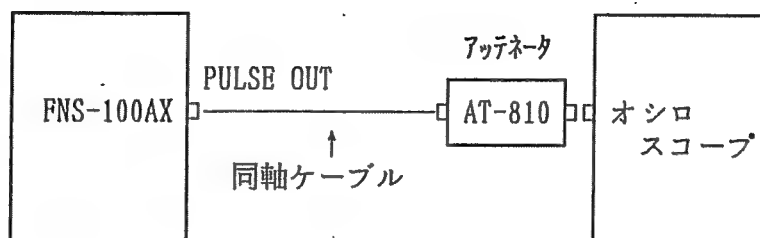
波形の観測と測定には50Ω系のアッテネータと周波数帯域幅400MHz以上のオシロスコープが必要です。

■ 操作上の注意事項

- ① 環境 …… 温度0～40℃、湿度30～75%の範囲で動作させて下さい。
- ② 各部の同軸コネクタは、十分に差し込んで時計方向に「カチッ」と音がするまで廻して確実に接続して下さい。
- ③ リモコンケーブルと供試体に電源を供給するケーブル(出力端子が出るケーブル)は、十分離して試験を実施して下さい。(動作不良の原因になります。)

■ 波形の観測と測定

図4-1 接続概略図



(アッテネータAT-810を使用します。)

PULSE OUT 接栓から専用ケーブル(3KP-4KP-1000(オプション))でアッテネータAT-810に接続し、オシロスコープの50Ω入力端子に接続します。尚、オシロスコープに50Ω入力接栓(モード)が無い場合は、別途50Ω終端器を介してオシロスコープの垂直軸入力接栓に接続します。

50Ωで終端すると表示電圧の1/2の電圧となります。

オシロスコープの周波数帯域幅は少なくとも400MHz以上が必要です。

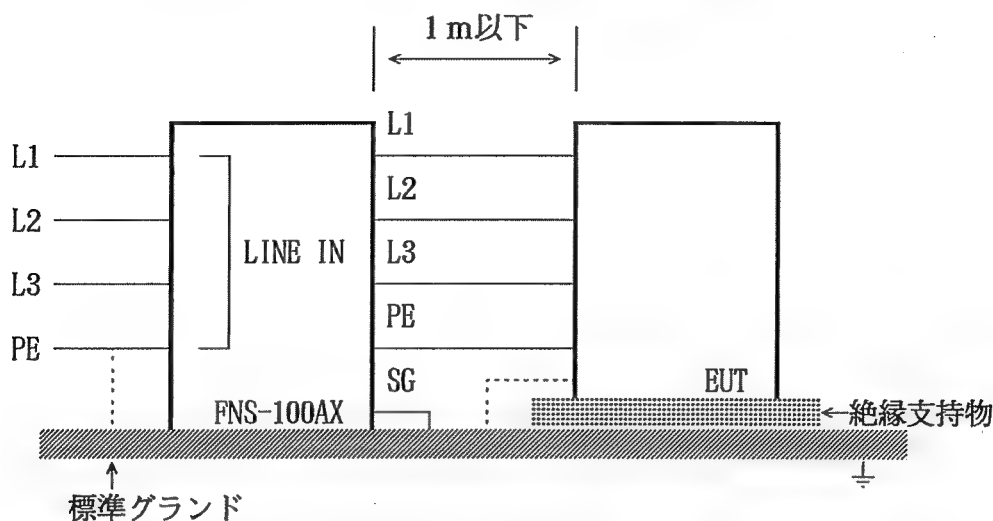
5. 接続・試験方法

検査室での電源供給線への試験方法と入出力回路と信号線の試験方法について紹介します。
出力プラグの使用について紹介します。

■ 検査室での電源供給線への試験方法（図 5 - 1 参照）

- ① 保護用接地に接続された標準グランド板に本機を置き本体前面のSG端子を標準グランド板に接続します。
- ② 本体背面のAC INに、添付の電源コードを接続します。
- ③ 本体背面のライン・ブレーカーがOFF（下側）になっていることを確認し、本体背面のLINE INに添付のキャプタイヤケーブルを接続します。

図 5 - 1 電源供給線への試験方法



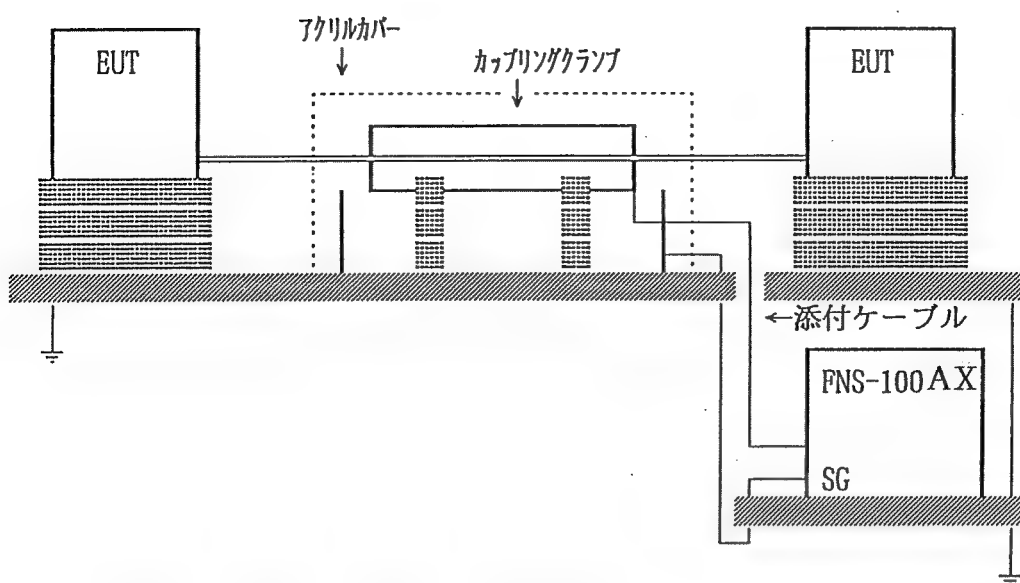
(注意) 単相の時は、L 1 - L 2 を接続します。

- ④ EUTの設置方法は以下のようになります。
 - (1) EUTは標準グランド板上に配置され、約0.1 m厚の絶縁支持物により絶縁される。
 - (2) EUTが卓上機器の場合、標準グランド板上約1 mの所におかれる。
- ⑤ 本体背面のライン・ブレーカーおよびラインスイッチ（電磁開閉器）をONにしてEUTに電源を供給します。
- ⑥ 本体正面操作部で、印加するラインを選択し、印加電圧等諸条件を設定して試験を開始します。試験印加電圧は各ライン毎に印加します。

■ 検査室での入出力回路と信号線の試験方法（図 5 - 1 参照）

- ① 保護用接地に接続された標準グランド板に本機を置き本体前面のSG端子を標準グランド板に接続します。
- ② 次にカップリングクランプ（オプション）を標準グランド板上に置き、クランプ側面のコネクター部のG端子を標準グランド板に接続します。
- ③ 本体前面のパルスアウトコネクターをカップリングクランプのコネクターに接続します。
（コネクター接続時は、高圧が出力していないことを確認し十分注意して行ってください。）
- ④ カップリングクランプに試験したいケーブルを通します。この時、ケーブルとクランプの間の結合容量が最大になるように（ケーブルとクランプの間隔が最小になるように）クランプ部分を調整します。
- ⑤ クランプに添付の亚克力カバーを被せ、試験を開始します。

図 5 - 2 入出力回路と信号線の試験方法



（注意）EUTのグランドが必要であれば、標準グランドに接続してください。

《MEMO》

6.性能

FNS-100AXは、試験電圧0～4500V（開放時），最大繰り返し周期10kHzの試験を実施できます。

■ ファースト・トランジェント／バースト発生部

表6-1 発生部の性能

諸 元	性能	
波形発生方式	半導体スイッチ方式	
設 定 電 圧	0～4500V	
出 力 電 圧	0～4500V±10%（開放時）	
極 性	正 又は 負	
動的出力抵抗	50Ω ±20%	
出 力 形 式	同軸	
内蔵直流防止コンデンサ	10nF ±20%	
パルス繰り返し周波数	2.5kHz～5kHz±10% (0.1kHz間隔可変, 及び2.5kHz, 5kHz固定モード) 及び 10kHz±10%	
バースト持続時間	2.5kHz～5kHz時	8m～30ms±20% (1ms間隔可変)
	10kHz時	8m～15ms±20% (1ms間隔可変)
バースト繰り返し時間	2.5kHz～5kHz時	150m～600ms±20% (1ms間隔可変)
	10kHz時	300m～600ms±20% (1ms間隔可変)
パルス波形	立ち上がり 5ns±30% ※	パルス幅 50ns±30%

※ 出力負荷抵抗50Ω、インジェクション出力は単相印加時のみ保証

■ インジェクション部

表 6 - 2 インジェクション部の性能

諸 元	性能
被供試体電源容量	AC 240V 単相／三相 30A MAX DC 60V 30A MAX
結合コンデンサ	33nF
結合減衰量	2dB 以下 (1MHz ～ 100MHz)
非対称減結合減衰量	20dB 以上 (1MHz ～ 100MHz)
各線間の漏話減衰量	30dB 以上 (1MHz ～ 100MHz)
電 源 同 期	同期／非同期

■ 外部インタフェース・その他

表 6 - 3 外部インタフェース・その他の性能

諸元	性能	
GP-IB	ANSI/IEEE Std 488.1-1987 及び ANSI/IEEE Std 488.2-1987 に準拠	オプション
RS-232C	DTE(Data Terminal Equipment) 機能 全二重通信、調歩同期方式 伝送速度 9600, 4800, 2400, 1200, 600, 300BPS キャラクタ構成 スタートビット : 1ビット データビット : 7, 8ビット パリティビット : 奇数、偶数、なし ストップビット : 1, 2ビット	
外部バイト入出力 (拡張入出力)	割り込み 2本 パラレル入力 8ビット、パラレル出力 8ビット	
ビデオ出力	画面データをコンポジット出力	
駆動用電源	AC 90～264V 50Hz/60Hz	
質量	約30Kg	
寸法	幅約430mm×高さ約200mm×奥行き約572mm	
保存温度	-10～60℃	
動作環境	温度0～40℃・湿度30～75%	

7.不具合に対する保証

本機は、納入後1年間は、無償保証とします。ただし、下記項目に該当する場合は、無償保証期間中でも有償となります。

1. 取扱の不注意による故障・破損・改造された場合の故障
2. 天災・地震その他の天変地異による故障・破損

ファースト・トランジェント/バースト試験について

IEC標準 Publication 801-4 第4部：電氣的ファースト・トランジェント/バースト要求の試験についての概略説明です。

詳細につきましては、国際電気標準会議 IEC標準 Publication 801-4 第4部：電氣的ファースト・トランジェント/バースト要求を参照して下さい。

スイッチング・トランジェント（誘導負荷の中断，リレー接点のバウンスなど）に由来するトランジェント的な干渉に対し，計装のイミュニティを実証することを意図している。

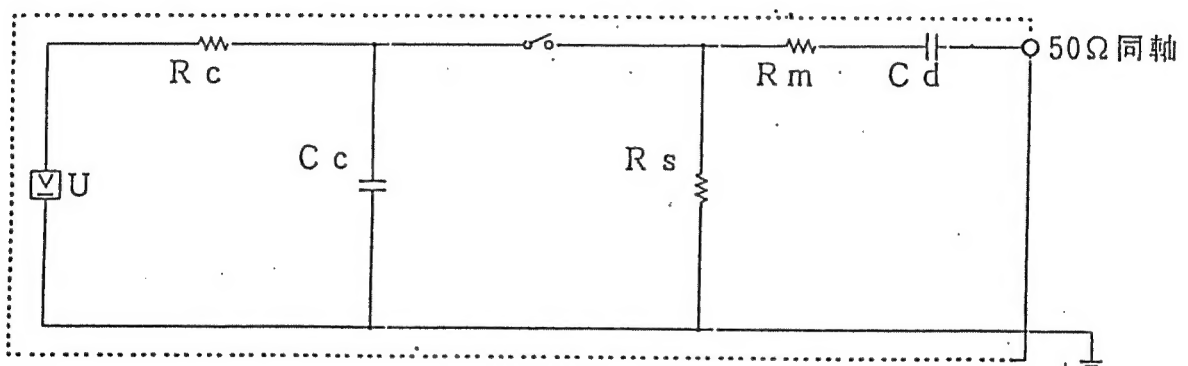
● 厳しさレベル

ファースト・トランジェント/バースト試験では，次の厳しさレベルが推奨される。

表1-1 厳しさレベル

開回路出力試験電圧 $\pm 10\%$		
レベル	電源線に対して	入出力信号線，データおよび制御線に対して
1	0.5 kV	0.25 kV
2	1 kV	0.5 kV
3	2 kV	1 kV
4	4 kV	2 kV

図1-1ファースト・トランジェント/バースト発生器の簡略ダイアグラム



U : 高電圧源

Rc : 充電抵抗

Cc : エネルギー蓄積コンデンサ

Rs : インパルス幅成形抵抗

Rm : インピーダンス整合抵抗

Cd : 直流阻止コンデンサ

● ファースト・トランジェント／バースト発生器の特性と性能

開回路出力電圧（エネルギー蓄積コンデンサ電圧）：0.25kV－10%～4kV＋10%

発生器は短絡回路の状態でも動作する能力をもつ。

1－2表 50Ω負荷時の動作特性

最大エネルギー	4mJ／パルス		
極性	正／負		
出力の状態	同軸		
動的ロス係数	1MHz～100MHzで50Ω±20%		
発生器内直流阻止用コンデンサ	10nF		
インパルスの繰り返し周波数	0.125kV 0.25kV 0.5kV 1.0kV 2.0kV	5kHz±20% 5kHz±20% 5kHz±20% 5kHz±20% 2.5kHz±20%	50Ω終端 で校正
1つのパルスの立ち上がり時間	5ns±30%		
インパルスの幅（50%値）	50ns±30%		
50Ω整合負荷のパルス波形	図1－2参照		
電源周波数との関係	非同期		
バースト長	15ms±20%		
バースト間隔	300ms±20%		

注 リターンロスは、無負荷と50Ω負荷の状態の出力インピーダンスのピーク値の測定によって校正できる。(2:1)

● AC／DC電源供給回路の結合／減結合回路

この回路は被試験機の供給電源入力端子への非対称状態での試験電圧を印加するものである。

表1－3 特性

周波数領域	1MHz～100MHz
結合コンデンサ	33nF
結合減衰量	2dB以下
非対称減結合減衰量	20dB以上
各線間の漏話減衰量	30dB以上
結合コンデンサの耐圧	5kV（試験パルス1.2／50μs）

● 容量性結合クランプ

このクランプは被試験回路に対し、その回路の端子、ケーブルのシールド、被試験機器の他の部分に電気回路的な接続をするたたく、ファースト・トランジェント／バーストを結合することができる。

結合クランプとの結合方法は、受入試験に対して要求される。入出力回路や通信線に使用するが、結合／減結合回路が使用できないならばAC／DCにもまた使用される。

表 1－4 特性

ケーブルクランプ間結合容量	50PF～200PF
使用可能直径範囲(丸ケーブル)	4～40mm
絶縁耐圧	5kV (試験パルス1.2/50μs)

● 試験配置

試験環境に応じて、次の様式の試験に区別される。

- ① 型式試験：検査室で実施する。
- ② 設置後試験：実際の設置状況下で機器に実施する。

● 検査室での型式試験実施に対する試験配置

試験機器は、標準グラウンド板上に配置されなければならないが、同時にそれから約0.1mm厚の絶縁支持物によって絶縁されなければならない。

グラウンド板	厚み	材質	寸法
	0.25mm MIN	銅またはアルミ	1m×1m MIN

- ① 0.65mm以上の場合他の材質でもよい。
- ② グラウンド板は、保護用接地に接続する。
- ③ 被試験機器とその下のグラウンド板を除く総ての導電構造物との最短距離は0.5m以上とする。
- ④ 結合クランプは、その下のグラウンド板を除く総ての導電構造物との最短距離は0.5m以上とする。
- ⑤ 結合装置と被試験機器間の信号または電源線の長さ1m以下とする。取り外しのできない1m以上のケーブルの場合は、余分のケーブルを、0.4mの平坦なループとしグラウンド板から0.1mの高さに置く。また結合装置と被試験機器間の距離を1mに保つ。

● 設置後試験のための試験配置

機器またはシステムは最終の据付状態で試験される。設置後試験は自然干渉の環境にできるだけ近づくようにするため、結合／減結合なしで実施される。

図1-2 ファースト・トランジェント/バーストに関する波形

